

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2013-255751

(P2013-255751A)

(43) 公開日 平成25年12月26日(2013.12.26)

(51) Int.Cl.			F I			テーマコード (参考)	
<b>A 6 1 B</b>	<b>1/04</b>	<b>(2006.01)</b>	A 6 1 B	1/04	3 6 2 A	2 H 0 4 0	
<b>A 6 1 B</b>	<b>1/06</b>	<b>(2006.01)</b>	A 6 1 B	1/04	3 7 2	4 C 1 6 1	
<b>G 0 2 B</b>	<b>23/24</b>	<b>(2006.01)</b>	A 6 1 B	1/06	C		
<b>G 0 2 B</b>	<b>23/26</b>	<b>(2006.01)</b>	G 0 2 B	23/24	B		
			G 0 2 B	23/26	B		

審査請求 未請求 請求項の数 6 O L (全 16 頁)

(21) 出願番号 特願2012-135033 (P2012-135033)  
 (22) 出願日 平成24年6月14日 (2012.6.14)

(71) 出願人 000113263  
 H O Y A 株式会社  
 東京都新宿区中落合2丁目7番5号  
 (74) 代理人 100090169  
 弁理士 松浦 孝  
 (74) 代理人 100124497  
 弁理士 小倉 洋樹  
 (74) 代理人 100147762  
 弁理士 藤 拓也  
 (72) 発明者 萩原 雅之  
 東京都新宿区中落合2丁目7番5号 H O  
 Y A 株式会社内  
 Fターム(参考) 2H040 BA10 CA04 CA10 GA02 GA05  
 GA06 GA10

最終頁に続く

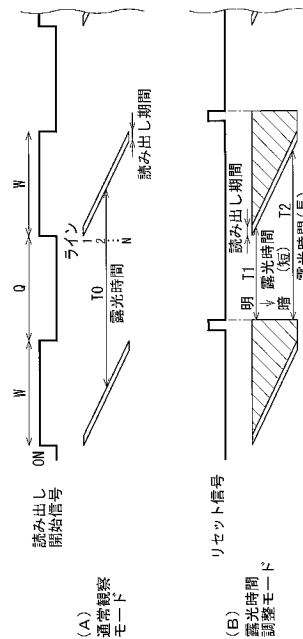
(54) 【発明の名称】 内視鏡装置

(57) 【要約】

【課題】簡易、汎用的な回路構成によっても、ラインごと  
 に露光時間を調整する。

【解決手段】CMOSイメージセンサを先端部に設けた  
 ビデオスコープを備える電子内視鏡装置において、全画  
 素に対するリセット信号を出力するとともに、輝度値の  
 高いライン順で画素信号を読み出す。読み出された画素  
 信号を、読み出しラインを変更する前の画素信号配列と  
 同じ配列になるように整理させる。

【選択図】 図2



## 【特許請求の範囲】

## 【請求項 1】

X - Y 独立型の撮像素子と、  
 撮像素子の画素全体に対するリセット処理を所定時間間隔で行うリセット部と、  
 画素信号の読み出しタイミングを制御するとともに、被写体像の各ラインの輝度に応じて、画素信号を読み出すときのラインの順番を設定する読み出し順調整部と、  
 リセット処理後、撮像素子から 1 フレーム / フィールド分の画素信号を、設定されたライン順で読み出す撮像素子駆動部と、  
 ラスタ走査時の画素信号配列となるように、読み出された 1 フレーム / フィールド分の画素信号を整列させる画素信号整列部とを備え、  
 読み出し順調整部が、相対的に輝度の低いライン上の画素信号よりも輝度の高いライン上の画素信号を先に読み出すことを特徴とする内視鏡装置。

10

## 【請求項 2】

読み出し順調整部が、輝度値の高いラインの順番を読み出すときのライン順として定めることを特徴とする請求項 1 に記載の内視鏡装置。

## 【請求項 3】

被写体に対して連続的に光を照射する第 1 光源部をさらに有することを特徴とする請求項 1 乃至 2 のいずれかに記載の内視鏡装置。

## 【請求項 4】

光路上に配置される遮光部材を有し、光の透過、遮光を交互に行うことによって被写体に対し間欠光を照射する第 2 光源部と、  
 画素信号の読み出しタイミングを調整するタイミング調整部とをさらに有し、  
 タイミング調整部が、遮光期間開始タイミングに対して画素信号の読み出しタイミングをシフトさせることを特徴とする請求項 1 乃至 2 のいずれかに記載の内視鏡装置。

20

## 【請求項 5】

光路上に配置される遮光部材を有し、光の透過、遮光を交互に行うことによって被写体に対し間欠光を照射する第 2 光源部と、  
 遮光部材を駆動制御して、透過期間開始タイミングを調整するタイミング調整部とをさらに有し、  
 タイミング調整部が、画素信号の読み出し開始タイミングに対して透過期間開始タイミングをシフトさせることを特徴とする請求項 1 乃至 2 のいずれかに記載の内視鏡装置。

30

## 【請求項 6】

画素配列に応じたライン順で読み出された 1 フレーム / フィールドの画素信号から、各ラインの輝度値を検出する輝度検出部をさらに有することを特徴とする請求項 1 乃至 5 のいずれかに記載の内視鏡装置。

## 【発明の詳細な説明】

## 【技術分野】

## 【0001】

本発明は、器官内壁などの被写体を撮像する内視鏡装置に関し、特に、撮像時における露光時間の調整に関する。

40

## 【背景技術】

## 【0002】

電子内視鏡装置では、ビデオスコープの先端部にイメージセンサ（撮像素子）を備え、イメージセンサから読み出される画素信号に基づいて、カラー画像信号を生成する。このとき、イメージセンサとして CMOS センサを使用する場合、ラスタ走査に従って画素信号が水平ラインごとに読み出される。

## 【0003】

内視鏡観察する場合、観察対象が管腔内であるため、画像内での輝度差が大きい。輝度差が非常に大きいと、画像処理もしくは絞りなどによる光量調整を行っても、ハレーション

50

ン発生や黒つぶれなどが生じ、ノイズがなく患部を的確に捉えた画像を表示させることが難しい。

【0004】

低輝度と高輝度の混在する画像において暗い部分を捉えるため、ラインごとに露光時間を調整する露光制御方法が知られている（特許文献1参照）。ここでは、リセットタイミングあるいは画素信号読み出しタイミングをラインごとに調整し、輝度の低い画像領域に対して露光期間を相対的に長く設定する。

【0005】

このような露光時間調整により、画面上下方向に関して輝度差のある画像に対しても、ハレーション発生、黒つぶれなどなく、明部、暗部ともにクリアな画像を表示することができる。

10

【先行技術文献】

【特許文献】

【0006】

【特許文献1】特開2011-244951号公報

【発明の概要】

【発明が解決しようとする課題】

【0007】

ラインの露光時間を個別に調整する場合、専用の制御回路を撮像部に設ける必要がある。特に、CMOSセンサの場合、センサ内部に駆動回路等を実装させるため、センサの大型化を招く。これは、スペースに制限のある内視鏡先端部にイメージセンサを配置することを困難にする。また、制御回路の動作が、読み出される画素信号にノイズを生じさせる可能性がある。

20

【0008】

したがって、センサに専用の制御回路を設けることなく、各ラインの露光時間を調整することが必要とされる。

【課題を解決するための手段】

【0009】

本発明の内視鏡装置は、X-Y独立型の撮像素子と、撮像素子の画素全体に対するリセット処理を所定時間間隔で行うリセット部と、画素信号の読み出しタイミングを制御するとともに、被写体像の各ラインの輝度に応じて、画素信号を読み出すときのライン（水平ライン）の順番を設定する読み出し順調整部と、リセット処理後、撮像素子から1フレーム/フィールド分の画素信号を、設定されたライン順で読み出す撮像素子駆動部と、通常のラスタ走査時の画素信号配列となるように、読み出された1フレーム/フィールド分の画素信号を整列させる画素信号整列部とを備える。

30

【0010】

そして読み出し順調整部は、相対的に輝度の低いライン上の画素信号よりも輝度の高いライン上の画素信号を先に読み出す。例えば、読み出し順調整部が、輝度値の高いラインの順番を読み出すときのライン順として定めることができる。

【0011】

例えば、被写体に対して連続的に光を照射する第1光源部を備えることが可能である。あるいは、光路上に配置される遮光部材を有し、光の透過、遮光を交互に行うことによって被写体に対し間欠光を照射する第2光源部を設けることが可能である。

40

【0012】

第2光源部を設けた場合、さらに、画素信号の読み出しタイミングを調整するタイミング調整部を設けることができる。タイミング調整部は、遮光期間開始タイミングに対して画素信号の読み出しタイミングをシフトさせるように構成すれば、ラインごとに露光時間を変更させることができる。

【0013】

あるいは、遮光部材を駆動制御して、透過期間開始タイミングを調整するタイミング調

50

整部を設けることも可能である。この場合、タイミング調整部は、画素信号の読み出し開始タイミングに対して透過期間開始タイミングをシフトさせることができる。

【0014】

例えば、画素配列に応じたライン順で読み出された1フレーム/フィールドの画素信号から、各ラインの輝度値を検出する輝度検出部を設けることが可能である。

【発明の効果】

【0015】

このように本発明によれば、簡易、汎用的な回路構成によっても、ラインごとに露光時間を調整することができる。

【図面の簡単な説明】

10

【0016】

【図1】第1の実施形態である電子内視鏡装置のブロック図である。

【図2】露光時間調整処理のタイミングチャートを示した図である。

【図3】輝度差のある観察画像を示した図である。

【図4】観察画像の輝度分布のグラフを示した図である。

【図5】スコープコントローラによって露光時間調整処理のフローチャートを示した図である。

【図6】光量調整部材を示した図である。

【図7】第2の実施形態における露光時間調整処理を示したタイミングチャートである。

【図8】第2の実施形態における露光時間調整処理のフローチャートを示した図である。

20

【図9】第3の実施形態における露光時間調整処理のタイミングチャートを示した図である。

【図10】第4の実施形態である電子内視鏡装置のブロック図である。

【図11A】エリア間で大きな輝度差のある観察画像を示した図である。

【図11B】エリア間で大きな輝度差のある観察画像を示した図である。

【図12】第4の実施形態における露光時間処理のタイミングチャートを示した図である。

。

【図13】画素信号の読み出し順を示した図である。

【図14】第4の実施形態における露光時間調整処理のフローチャートを示した図である。

。

30

【図15】第5の実施形態における露光時間処理のタイミングチャートを示した図である。

。

【図16】第5の実施形態における露光時間調整処理のフローチャートを示した図である。

。

【図17】第6の実施形態における露光時間処理のタイミングチャートを示した図である。

。

【発明を実施するための形態】

【0017】

以下では、図面を参照して本実施形態である電子内視鏡装置について説明する。

【0018】

40

図1は、本実施形態である電子内視鏡装置のブロック図である。

【0019】

電子内視鏡装置は、その挿入部分が体内へ挿入されるビデオスコープ10と、プロセッサ30とを備え、ビデオスコープ10はプロセッサ30に着脱自在に接続される。プロセッサ30には、モニタ(図示せず)が接続されている。

【0020】

プロセッサ30は、白色光を放射するランプ32を備え、ランプから放射された光は、絞り34を介して、ビデオスコープ10内に設けられたライトガイド12に入射する。ライトガイド12に入射した光は、配光レンズ(図示せず)を介してスコープ先端部10Tから射出し、被写体(観察部位)に照射される。

50

## 【 0 0 2 1 】

スコープ先端部 1 0 T には、イメージセンサ 1 4 を備えた撮像モジュール 1 3 が実装されている。被写体で反射した光は、スコープ先端部 1 0 T に配置された対物レンズ（図示せず）によって結像し、イメージセンサ 1 4 の受光面に被写体像が形成される。

## 【 0 0 2 2 】

イメージセンサ 1 4 は、画素ごとに画素信号を読み出し可能な X - Y 独立型イメージセンサであり、ここでは C M O S イメージセンサが適用されている。イメージセンサ 1 4 の受光面上には、C y、Y e、G、M g、あるいは R、G、B から成る色フィルタ要素をモザイク状に配列させた色フィルタ（図示せず）が配設されている。

## 【 0 0 2 3 】

撮像モジュール 1 3 には、読み出し制御部 1 6、駆動回路 1 8 が実装されている。イメージセンサ 1 4 では、駆動回路 1 8 から送られてくる駆動信号に従い、1 フィールド、もしくは 1 フレーム分の画像信号が所定の時間間隔（例えば N T S C 方式の場合 1 / 6 0 秒間隔、P A L 方式の場合 1 / 5 0 秒間隔）で読み出される。読み出されたアナログ画素信号は、ビデオスコープ 1 0 のプロセッサ側に設けられた初期信号処理回路 2 4 へ送られる。なお、デジタル画素信号としてシリアル伝送してもよい。

## 【 0 0 2 4 】

初期信号処理回路 2 4 では、増幅処理などの初期処理がアナログ画素信号に対し施され、デジタル化される。デジタル化された 1 フィールド / フレーム分の画素信号は、ソート回路 2 6 を経てプロセッサ 3 0 へ順次送られる。また、初期信号処理回路 2 4 は、各ラインの輝度値を算出し、スコープコントローラ 2 0 へ送信する。

## 【 0 0 2 5 】

画像信号処理回路 3 6 では、画素信号に対してガンマ処理、ホワイトバランス処理、色変換処理等などが実行され、画像信号が生成される。生成された画像信号は、画像メモリ 3 8 に一時的に格納された後、後段処理回路 4 2 を経てモニタに出力される。これにより、観察画像がモニタに表示される。

## 【 0 0 2 6 】

システムコントロール回路 4 0 は、絞リ 3 4、タイミングジェネレータ 4 4 等へ制御信号を出力し、プロセッサ全体の動作を制御する。タイミングジェネレータ 4 4 は、各回路へクロックパルス信号を出力し、信号入出力タイミング、画素信号読み出しタイミング等を調整する。

## 【 0 0 2 7 】

一方、ビデオスコープ 1 0 に設けられたスコープコントローラ 2 0 は、読み出し制御部 1 6、タイミングジェネレータ 2 2、ソート回路 2 6 などへ制御信号を出力し、ビデオスコープ 1 0 全体の動作を制御する。スコープコントローラ 2 0 は、システムコントロール回路 4 0 との間でデータを相互通信可能である。

## 【 0 0 2 8 】

本実施形態では、プロセッサ 3 0 に接続されたキーボード（図示せず）に対する入力操作によって、通常観察モード、露光時間調整モードとの間でモード切り替え可能である。通常観察モードの場合、1 フレーム / フィールド分の画素信号は、従来通りラスタ走査に従って読み出される。

## 【 0 0 2 9 】

一方、露光時間調整モードの場合、システムコントロール回路 4 0 がスコープコントローラ 2 0 へモード切替情報を送信すると、スコープコントローラ 2 0 は、初期信号処理回路 2 4 から送られてくる各ラインの輝度値に基き、画素信号を読み出す際のラインの順番を設定 / 決定し、読み出し制御部 1 6 へ制御信号を出力する。

## 【 0 0 3 0 】

読み出し制御部 1 6 は、設定されたライン順に従って画素信号がラインごとに読み出されるように、イメージセンサ 1 4 を制御する。また、スコープコントローラ 2 0 からの制御信号により、タイミングジェネレータ 2 2 は、駆動回路 1 8 へタイミング調整信号など

10

20

30

40

50

を出力する。駆動回路 18 では、リセット信号、画素信号読み出し開始信号などを含む駆動信号が、イメージセンサ 14 へ出力される。

【0031】

一方、ソート回路 26 は、スコープコントローラ 20 から送られてくるラインの読み出し順に関するデータに基づき、イメージセンサ 14 の画素配列に従った元の画素信号の並び順に戻すため、画素信号に対してソート処理を行う。

【0032】

以下では、図 2 ~ 5 を用いて、露光時間調整処理について説明する。

【0033】

図 2 は、露光時間調整処理のタイミングチャートを示した図である。図 3 は、輝度差のある観察画像を示した図である。

10

【0034】

通常観察モードの場合、CMOS 型イメージセンサ 14 では、通常のラスタ走査によって画素信号が読み出される。すなわち、センサエリアにおける最上位のライン（行）から最下位のラインに向けて 1 ラインずつ画素信号が順に読み出される（ここでは、イメージセンサ 14 の有効ライン数を  $N$  とする）。

【0035】

第 1 ライン ~ 第  $N$  ラインまで画素信号が読み出される期間  $W$  が経過すると、所定の期間  $Q$  をおいて再び第 1 ライン ~ 第  $N$  ラインの画素信号が読み出される。各ラインでは、ライン全ての画素信号読み出し終了と同時にリセット信号が出力され（図 2（A）では図示せず）、その直後からラインごとの露光が再び開始される。

20

【0036】

このようなラスタ走査による画素信号の読み出し、およびラインごとのリセット信号出力が行われる場合、画素信号読み出し期間はいずれのラインも同じであることから、各ラインの露光時間  $T_0$  は等しい。露光時間  $T_0$  は、所定期間  $Q$  および全ラインの画素信号読み出し期間  $W$  に依存する。全ラインの画素信号読み出し期間  $W$  は、CMOS 型イメージセンサ 14 の動作特性などに依存する。

【0037】

一方、表示エリア内で輝度差の大きい観察画像を表示するような場合、ユーザによって露光時間調整モードが設定される。内視鏡観察では、スコープ先端部が近接する観察部位に照明光が強く当たり、逆にその周囲が極端に暗く映し出されることが多い。図 3 には、画面上下に沿って輝度差が大きい観察画像  $Z_1$  を示している。観察画像  $Z_1$  の中心部付近が非常に明るく、周辺部が非常に暗い。

30

【0038】

このような観察画像をそのまま表示すると、高輝度エリアでハレーション（白色画像）が発生しやすくなる一方、低輝度エリアでは黒つぶれが生じやすい。本実施形態では、観察画像内における極端な輝度差を抑え、適切な輝度レンジでコントラストをもちながら低輝度エリア、高輝度エリアを高解像度、高画質で表示すべく、画素信号を読み出すラインの順番を変える。

【0039】

図 3 に示す観察画像  $Z_1$  の場合、中心付近（ $N/2$  ライン）で最も輝度が高く、中心エリアから上下両方向に離れるほど輝度が低下し、最上位ライン、最下位ライン（1、 $N$  ライン）付近で最も輝度が低い。ただし、ここでは観察画像  $Z_1$  の水平ライン数が撮像素子の水平ライン数と実質等しいとする。

40

【0040】

そこで、画素全体に対する露光開始タイミングを一致させる一方で、輝度の高い画素信号をもつラインの順番を、読み出しラインの順番として設定する。具体的には、イメージセンサ 14 の全画素に対しリセット信号を出力し、蓄積電荷すべてを全画素から掃き出す（図 2 参照）。これによって、露光開始タイミングはいずれのラインも等しくなる。

【0041】

50

そして、輝度の高いライン順に従い、1フレーム/フィールド分の画素信号が読み出される。始めに読み出されるラインは、輝度が最も高いラインであり、輝度が低くなるラインほど読み出される順番が後ろになる。図3に示す観察画像Z1の場合、 $N/2$ 、 $N/2 + 1$ 、 $N/2 - 1$ 、 $\dots$ 、2、 $N - 1$ 、1、 $N$ のライン順で画素信号が読み出される。

**【0042】**

各ラインの画素信号読み出し期間は、通常観察モードと同様に等しい。そのため、先に読み出されたライン上にある画素ほど露光期間が短く、読み出し開始が遅いライン上にある画素ほど露光時間が長い。図2では、露光時間 $T_1$ 、 $T_2$ が表されている。

**【0043】**

読み出しラインの順番を変更すると、読み出された画素信号の配列は、イメージセンサ14の画素配列にマッチしていない。このまま画像を表示すると、被写体と観察画像が対応しなくなってしまう。そのため、通常観察モードで得られる画素信号の並び順を再現するように、ソート処理が実行される。

**【0044】**

図4は、観察画像の輝度分布のグラフを示した図である。グラフの横軸は、図3に示す観察画像におけるライン番号を表し、縦軸は輝度を現す。露光時間調整していない場合の輝度分布を $Y_0$ 、露光時間調整した場合の輝度分布を $Y$ で示している。図4に示すように、露光時間調整によって輝度レンジ幅が相対的に狭まり、適度に輝度差を抑えた観察画像が得られる。

**【0045】**

この輝度補正の程度、すなわち輝度レンジの調整は、全ラインの画素信号読み出し期間 $W$ を変更することによって調整可能である。全ライン読み出し期間 $W$ を長くするほど、最初のラインと最後のラインとの間で露光時間差が小さくなり、輝度差がより大きく解消される。

**【0046】**

図5は、スコープコントローラによって露光時間調整処理のフローチャートを示した図である。露光時間調整モードが設定されると、プロセッサから信号を受けることで処理が所定時間間隔で行われる。例えば、メインルーチンに対する割り込み処理として実行される。

**【0047】**

ステップS101では、初期信号処理回路24から送られてくるラインごとの輝度値を検知する。ここでは、ラインの輝度値として、画素信号の輝度平均値を算出する。しかしながら、それ以外の算出方法(サンプル画素抽出など)によってラインの代表的な輝度値を求めることも可能である。また、特定の色成分(R、G、Bなど)の画素信号あるいは全ての色成分の画素信号について輝度値を求めることも可能である。

**【0048】**

ステップS102では、ラインの輝度値に基き、輝度の高いラインほど早く読み出すように、画素信号読み出しラインの順番を決定する。露光時間調整モードの設定直後は、通常観察モードと同じ読み出し順で画素信号が読み出される。これにより、露光時間を調整していない状態で観察画像の輝度分布が検出され、それに基づくライン順が設定される。

**【0049】**

そして、画素全体に対するリセット信号が駆動回路18から所定時間間隔で出力される一方、読み出し制御部16からの走査制御信号に基き、最も大きい輝度値をもつラインから画素信号の読み出しが開始され、そして輝度の高いライン順に画素信号が読み出される(S103)。

**【0050】**

ステップS102で決定された読み出しラインの順番に関するデータは、ソート回路26へ送信される(S104)。ソート回路26は、このデータに基づき、ソート回路26に入力されるデジタル画素信号の並びを変更し、元のライン順、すなわちCMOS型イメ

10

20

30

40

50

ージセンサ 14 の画素配列に従ってラスタ走査したときのライン順（第 1 ~ 第 N）に従った画素信号配列となるように、画素信号を整列させる。

【0051】

このように本実施形態によれば、CMOS型イメージセンサ 14 を先端部に設けたビデオスコープ 10 を備える電子内視鏡装置において、全画素に対するリセット信号を出力するとともに、輝度値の高いライン順で画素信号を読み出す。読み出された画素信号は、読み出しラインを変更する前の画素信号配列と同じ配列になるように整列させられる。

【0052】

これによって、専用の読み出し制御回路を撮像モジュールに実装させることなく、ラインごとに露光時間の異なる観察画像を得ることができる。特に、輝度値の高いライン順を読み出しライン順としているため、滑らかな輝度分布を維持しながら輝度差を抑えた観察画像を得ることができる。

10

【0053】

露光時間調整処理については、ライン読み出し順をしばらく維持するために所定時間間隔で実行しているが、続けて実行してもよい。この場合、ライン順を変更した状態で各ラインの輝度値を求める構成にすることもできる。

【0054】

次に、図 6 ~ 9 を用いて、第 2 の実施形態である電子内視鏡装置について説明する。第 2 の実施形態では、連続的に照明光を被写体へ照射する代わりに、ロータリーシャッタを使って間欠光を照射する。電子内視鏡装置の構成は、図 1 に示した電子内視鏡装置と実質的に同じであり、同等のブロック図で表することができる。ただし、図 1 に示す絞り 34 が、ロータリーシャッタと絞りを備えた光量調整部材に置き換えられる。

20

【0055】

図 6 は、光量調整部材 60 を示した図である。光量調整部材 60 は、ロータリーシャッタ 70 と絞り 80 とを備え、ロータリーシャッタ 70 は軸 C 周りに一定速度で回転する。絞り 80 は、軸 G を中心としてピボット回転可能である。

【0056】

ロータリーシャッタ 70 は、その周縁部に弧状の開口部 72 を有し、略半周分に渡って形成されている。開口部 72 以外の部分 74 は遮光部として構成される。ランプ 32 から照射される照明光の光束 LS は、ロータリーシャッタ 70 の周縁付近と交差する。そのため、ロータリーシャッタ 70 が回転している間、照明光の透過、遮光が交互に繰り返される。絞り 80 は、テーパ状の開口部 82 を有する。絞り 80 が軸回転すると、開口部 82 の形状に従って通過する光量に変化する。これにより、明るさを調整することが可能である。

30

【0057】

図 7 は、第 2 の実施形態における露光時間調整処理を示したタイミングチャートである。

【0058】

ロータリーシャッタ 70 は、透過期間、遮光期間が等しくなるように一定速度で回転する。通常観察モードの場合、画素信号の読み出し開始信号は、ロータリーシャッタの透過期間と遮光期間の切り替えタイミングと同期している。

40

【0059】

画素信号の読み出し開始信号が遮光期間において ON 状態となることにより、全ライン分の画素信号が遮光期間中に読み出される。したがって、露光時間 T0 は、いずれのラインにおいても等しく、透過期間に相当する。

【0060】

一方、露光時間調整モードの場合、画素信号の読み出し開始タイミングを全体的にシフトさせる。図 7 では、1 番目のラインの画素信号読み出し開始タイミングが、遮光期間の開始時刻よりも期間 K だけ早まるようにシフトされている。

【0061】

50

これによって、照明光の透過期間中であっても、画素信号が初めに読み出されるラインの露光時間  $T_1$  は、後に画素信号が読み出されるラインの露光時間  $T_2$  よりも短くなる。ただし、図 7 では、一部のラインの輝度値が互いに等しい露光時間調整を示している。輝度値の高いライン順に画素信号を読み出すことにより、第 1 の実施形態と同様、輝度差の抑えられた観察画像が表示される。

【 0 0 6 2 】

図 8 は、第 2 の実施形態における露光時間調整処理のフローチャートを示した図である。

【 0 0 6 3 】

第 1 の実施形態と同様に、ライン毎に検出される輝度値に基づき、読み出しライン順を決定する ( S 2 0 1、S 2 0 2 )。そして、全画素に対するリセット信号を出力するとともに、タイミングジェネレータ 2 2 は、読み出し開始信号を駆動回路 1 8 へ出力する。駆動回路 1 8 は、読み出し制御部 1 6 からの読み出しライン制御に従い、また、シフトされた読み出し開始タイミングに合わせて画素信号を読み出す ( S 2 0 3 )。読み出しライン順のデータは、ソート回路 2 6 へ出力される ( S 2 0 4 )。

10

【 0 0 6 4 】

このように第 2 の実施形態によれば、間欠的に照明光を被写体に照射する構成においても、ラインごとに露光時間を調整することができる。

【 0 0 6 5 】

次に、第 3 の実施形態である電子内視鏡装置について説明する。第 3 の実施形態では、画素信号読み出し開始タイミングをシフトさせる代わりに、ロータリーシャッタの位相がシフトされる。それ以外の構成については、実質的に第 2 の実施形態と同じである。

20

【 0 0 6 6 】

図 9 は、第 3 の実施形態における露光時間調整処理のタイミングチャートを示した図である。

【 0 0 6 7 】

第 3 の実施形態では、ライン全体の読み出し開始タイミングは、通常観察モード、露光時間調整モードいずれも同じである一方、ロータリーシャッタ 7 0 の回転位相がシフトされる。ロータリーシャッタ 7 0 は、制御信号に基き、位相をシフトするように回転する。その結果、透過期間の開始時刻がシフトし、期間 P だけ遅延する。

30

【 0 0 6 8 】

その結果、第 2 実施形態と同様、先に画素信号が読み出されるラインの露光時間  $T_1$  は、後に画素信号が読み出されるラインの露光時間  $T_2$  よりも短くなる。露光時間調整処理についても、第 2 の実施形態と同様のフローチャート ( 図示せず ) で表すことができる。

【 0 0 6 9 】

ただしこの場合、読み出し開始タイミングをシフトさせる ( 図 8 のステップ S 2 0 3 ) 代わりに、ロータリーシャッタ 7 0 の位相シフト処理が実行される。これは、タイミングジェネレータ 2 2 からプロセッサ側のタイミングジェネレータ 4 4 へ制御信号を送ることにより実現される。

【 0 0 7 0 】

第 2、第 3 の実施形態では、ロータリーシャッタを用いて間欠光を照射しているが、それ以外の構成を適用することも可能である。

40

【 0 0 7 1 】

次に、図 1 0 ~ 1 4 を用いて、第 4 の実施形態について説明する。第 4 の実施形態では、ライン単位で読み出し順を決定するのではなく、画素単位で読み出し順を決定する。それ以外の構成については、実質的に第 1 の実施形態と同じである。

【 0 0 7 2 】

図 1 0 は、第 4 の実施形態である電子内視鏡装置のブロック図である。

【 0 0 7 3 】

初期信号処理回路 1 2 4 は、入力される 1 フレーム・フィールド分の画素信号各々の輝

50

度値を算出する。そして、スコープコントローラ 20 は、輝度の高い画素信号ほど早く読み出すように、読み出す画素信号の順番を設定する。2次元ソート回路 260 は、画素信号読み出し順のデータを受けると、イメージセンサ 14 を通常のラスタ走査したときの画素配列となるように、入力した画素信号を並び変えるソート処理を行う。

【0074】

図 11A、図 11B は、エリア間で大きな輝度差のある観察画像を示した図である。

【0075】

図 11A に示した観察画像 Z2 では、左側エリアで輝度が低く、右側エリアで輝度が高い。また、図 11B に示した観察画像 Z3 では、中央エリアおよび右下隅エリアで輝度が高く、それ以外で輝度が低い。

10

【0076】

このような左右方向に輝度差がある観察画像、またランダムに輝度差のある観察画像の場合、第 1～第 3 の実施形態のように読み出しライン順を変更しても、輝度差が上下方向に現れていないために効果がない。そこで本実施形態では、画素単位で読み出し順を調整する。

【0077】

図 12 は、第 4 の実施形態における露光時間処理のタイミングチャートを示した図である。図 13 は、画素信号の読み出し順を示した図である。

【0078】

露光時間調整モードの場合、まず 1 フィールド / フレーム分の画素信号をラスタ走査によってそのまま読み出し、各画素信号の輝度値を算出する。図 13 には、観察画像の一部エリアとして  $3 \times 3$  の画素 (P1～P9) から成るブロックを示している。輝度の明るい順に画素信号を並べると、ここでは P5、P4、・・・、P1、P2 となる。

20

【0079】

このような並びを観察画像全体で行い、輝度の高い順に画素信号を並べたときの順番が読み出し順として定められる。画素信号の並び全体を 1 ライン分の画素数で分けると、N 個の画素信号グループを規定することができる。以下では、通常の水平ライン数と区別するため、1～M (= N) のライン / グループを規定する。

【0080】

画素信号を読み出すとき、第 1 のグループで輝度値の高い画素から順に画素信号を読み出す。そして、第 2、・・・、第 M グループについても同様、輝度の高い順に画素信号を読み出す (図 12 参照)。その結果、輝度値の高い画素信号ほど露光時間が短くなる一方で、同じグループ内では、輝度差があっても露光時間は等しい。

30

【0081】

図 14 は、第 4 の実施形態における露光時間調整処理のフローチャートを示した図である。

【0082】

通常のラスタ走査によって各画素信号の輝度値を検出し、読み出す画素信号の順番を輝度の大きさ順に設定する (S301、S302)。決定された画素信号の読み出し順に従って駆動回路 18 がイメージセンサ 14 から画素信号を読み出すとともに、画素信号の順番に関するデータが 2次元ソート回路 260 に送信される (S304)。2次元ソート回路 260 では、イメージセンサ 14 の画素配列にマッチするようにソート処理が行われる。

40

【0083】

このように第 4 の実施形態によれば、CMOS イメージセンサ 14 を先端部に設けたビデオスコープ 10 を備える電子内視鏡装置において、全画素に対するリセット信号を出力するとともに、輝度値の高い画素順で画素信号を読み出す。読み出された画素信号は、読み出し順変更前の画素信号配列と同じ配列となるように整列させられる。

【0084】

これにより、左右方向に輝度差のある観察画像、輝度差がランダムに存在する観察画像

50

においても、露光時間を調整して輝度差を抑え解像度の優れた観察画像を得ることができる。特に、輝度値の高い画素ほど早く読み出すようにするため、輝度分布の滑らかさを維持しながら過度な輝度差を適度に解消することができる。

【0085】

次に、図15、16を用いて、第5の実施形態である電子内視鏡装置について説明する。第5の実施形態では、第2の実施形態と同じように、間欠的な照明に基く露光時間調整処理が行われる。それ以外の構成については、実質的に第4の実施形態と同じである。

【0086】

図15は、第5の実施形態における露光時間処理のタイミングチャートを示した図である。図16は、第5の実施形態における露光時間調整処理のフローチャートを示した図である。

10

【0087】

第2の実施形態と同様、読み出し開始信号がシフトされることにより、先に読み出される画素信号の露光時間が短くなる。読み出す画素信号の順番は、第4の実施形態と同様、輝度の高い順に読み出される。図16に示すステップS401～S404は、第2の実施形態および第4の実施形態を組み合わせた処理の実行となる。

【0088】

次に、図17を用いて、第6の実施形態である電子内視鏡装置について説明する。第6の実施形態では、第3の実施形態と同様に、ロータリーシャッタを位相シフトさせる。それ以外の構成については、実質的に第5の実施形態と同じである。

20

【0089】

図17は、第6の実施形態における露光時間処理のタイミングチャートを示した図である。第3の実施形態と同様、遮光期間の位相をシフトし、透過期間の途中で画素信号読み出しが開始される。これにより、先に読み出される画素信号の露光時間が短くなる。

【0090】

第1～第3の実施形態における読み出しライン順、第4～第6の実施形態における画素信号読み出し順については、輝度値の大きさ順に設定する以外の順番にすることも可能であり、相対的に輝度の高いライン、画素が、相対的に輝度の低いライン、画素よりも先に読み出される構成であってもよい。また、CMOSセンサ以外のX-Y独立型イメージセンサを使用することも可能である。

30

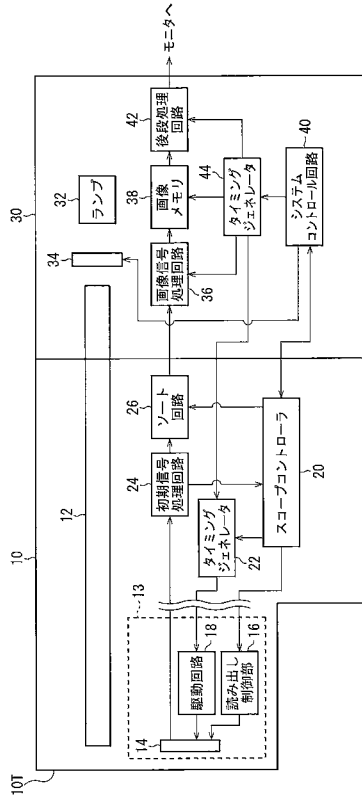
【符号の説明】

【0091】

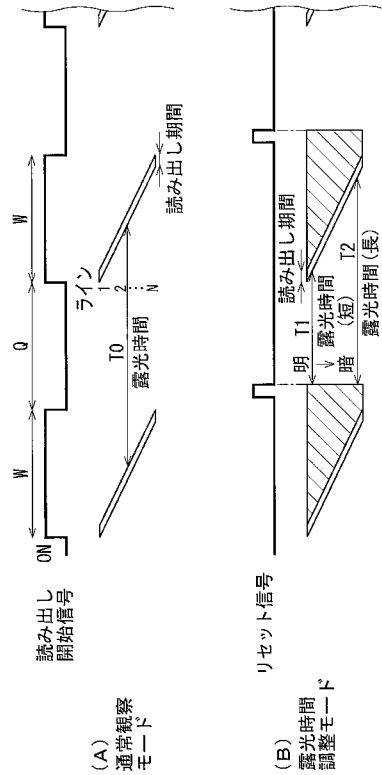
- 10 ビデオスコープ
- 14 イメージセンサ（撮像素子）
- 16 読み出し制御部（読み出し順調整部）
- 18 駆動回路（撮像素子駆動部、リセット部）
- 20 スコープコントローラ（輝度検出部、読み出し順調整部）
- 22 タイミングジェネレータ（タイミング調整部）
- 24 初期信号処理回路（輝度検出部）
- 26 ソート回路（画素信号整列部）
- 32 ランプ（第1光源部、第2光源部）
- 40 システムコントロール回路
- 44 タイミングジェネレータ（タイミング調整部）
- 60 光量調整部材
- 70 ロータリーシャッタ（遮光部材、第1光源部、第2光源部）
- 124 初期信号処理回路（輝度検出部）
- 260 2次元ソート回路（画素信号整列部）

40

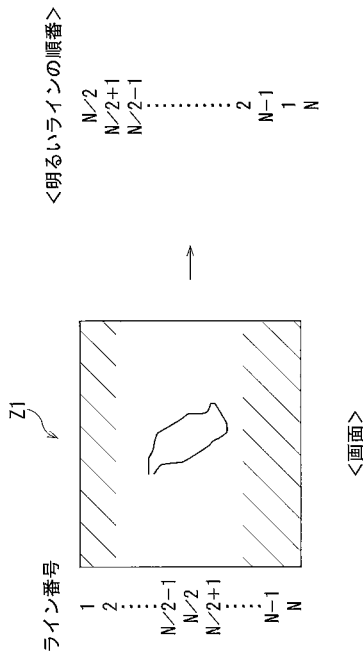
【 図 1 】



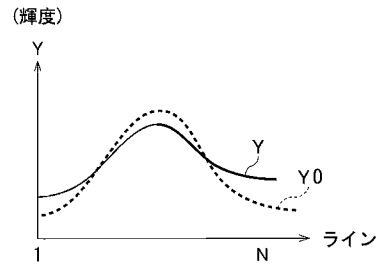
【 図 2 】



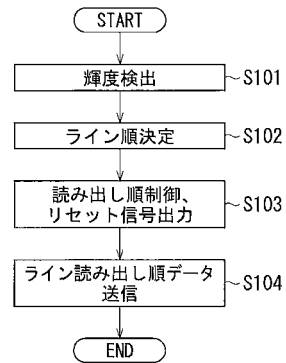
【 図 3 】



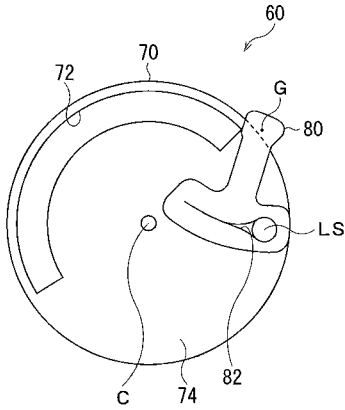
【 図 4 】



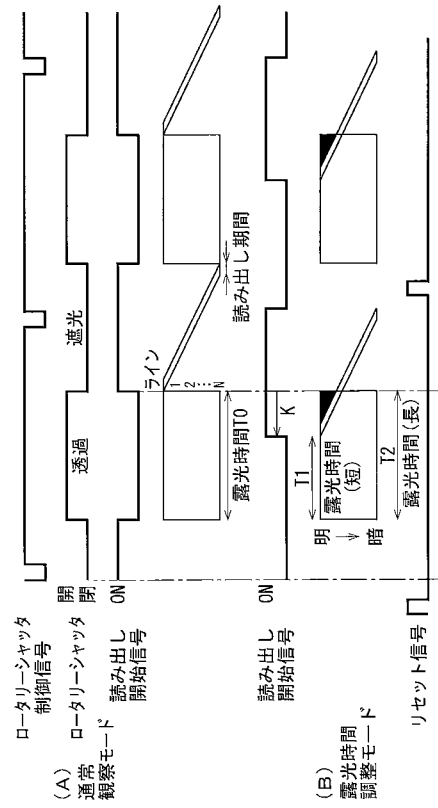
【 図 5 】



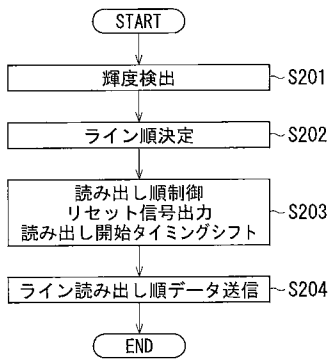
【 図 6 】



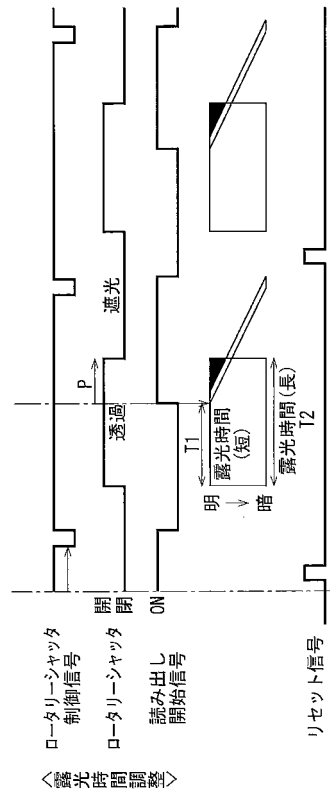
【 図 7 】



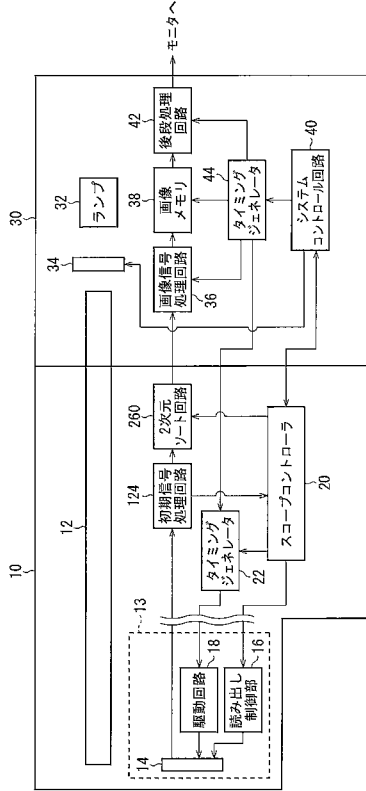
【 図 8 】



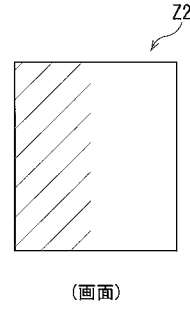
【 図 9 】



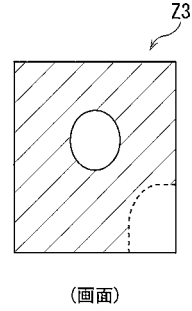
【図10】



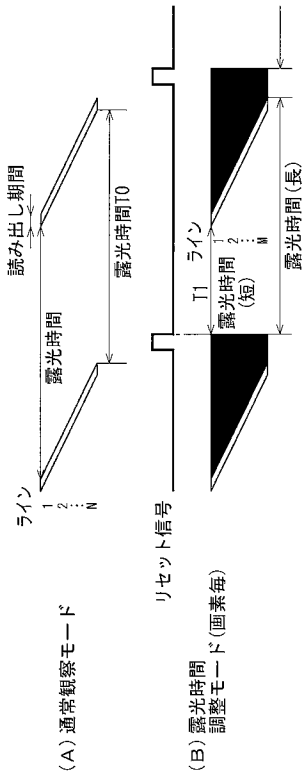
【図11A】



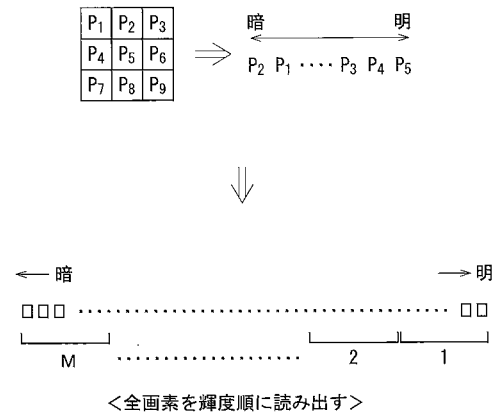
【図11B】



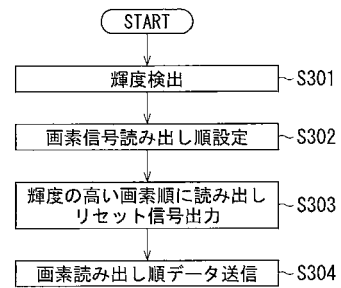
【図12】



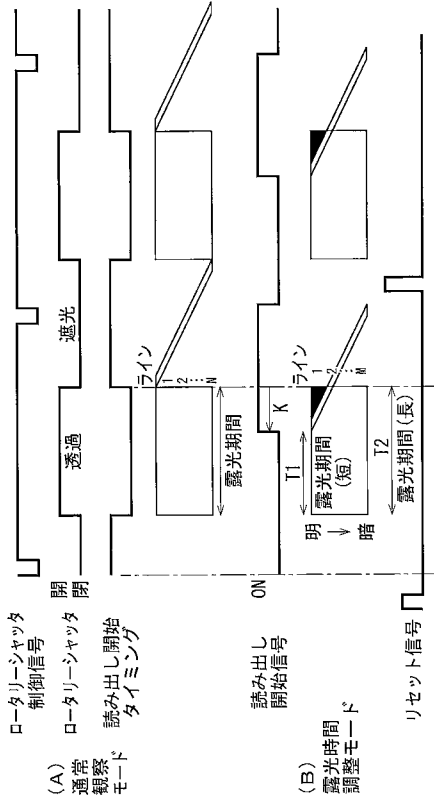
【図13】



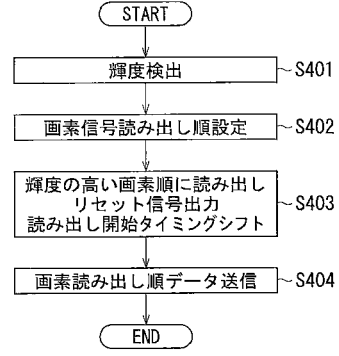
【図14】



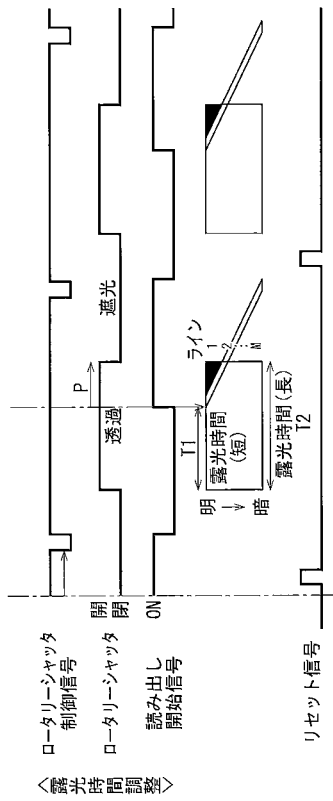
【 図 1 5 】



【 図 1 6 】



【 図 1 7 】



---

フロントページの続き

Fターム(参考) 4C161 BB01 CC06 GG01 LL02 MM05 MM09 NN01 RR03 RR15 RR17  
RR22 RR23 SS04 SS08 SS10 TT01 TT02

专利名称(译)	内视镜装置		
公开(公告)号	<a href="#">JP2013255751A</a>	公开(公告)日	2013-12-26
申请号	JP2012135033	申请日	2012-06-14
[标]申请(专利权)人(译)	保谷股份有限公司		
申请(专利权)人(译)	HOYA株式会社		
[标]发明人	萩原雅之		
发明人	萩原 雅之		
IPC分类号	A61B1/04 A61B1/06 G02B23/24 G02B23/26		
FI分类号	A61B1/04.362.A A61B1/04.372 A61B1/06.C G02B23/24.B G02B23/26.B A61B1/045.632 A61B1/05 A61B1/06.610 A61B1/06.611		
F-TERM分类号	2H040/BA10 2H040/CA04 2H040/CA10 2H040/GA02 2H040/GA05 2H040/GA06 2H040/GA10 4C161/BB01 4C161/CC06 4C161/GG01 4C161/LL02 4C161/MM05 4C161/MM09 4C161/NN01 4C161/RR03 4C161/RR15 4C161/RR17 4C161/RR22 4C161/RR23 4C161/SS04 4C161/SS08 4C161/SS10 4C161/TT01 4C161/TT02		
代理人(译)	松浦 孝		
其他公开文献	JP6125159B2		
外部链接	<a href="#">Espacenet</a>		

摘要(译)

要解决的问题：即使使用简单通用的电路配置，也要调整每条线路的曝光时间。 解决方案：在具有在尖端部分处设置有CMOS图像传感器的视频镜的电子内窥镜设备中，输出所有像素的复位信号，并且以高亮度值的线顺序读出像素信号。在改变读出线之前，对准读取的像素信号以具有与像素信号阵列相同的布置。 .The

